



Engenheiro Eletricista formado pela Universidad del Valle (Cali, Colômbia) em 1989, com Mestrado e Doutorado em Microeletrônica pela Universidade de São Paulo em 1993 e 1998, respectivamente. Atua na área de Projeto de Circuitos Integrados (sistemas VLSI) Analógicos, Digitais e Mixed-Mode e realiza pesquisa nas áreas de Gerenciamento de Potência para Sistemas Portáteis, Comunicações Ópticas, Sensores, Transdutores e Transmissores de pressão. Foi Professor na Universidad Industrial de Santander no departamento de Engenharia Elétrica, Eletrônica e Telecomunicações (Bucaramanga-Colômbia) de 1998 até 2000. Trabalhou como Engenheiro de Desenvolvimento de Circuitos Integrados Analógicos na Motorola Industrial do Brasil (Semiconductor Products Sector, Jaguariúna, SP) de 2000 até 2004. Foi Engenheiro de Desenvolvimento no Instituto de Pesquisas Eldorado (Campinas, SP) em 2004. Foi Pesquisador Associado no Laboratório de Sistemas Integráveis da Escola Politécnica da Universidade de São Paulo, de Janeiro de 2005 até Junho de 2006.

Vera Nagamuta – CMCC

Possui graduação em Informática Administrativa pela University of Aizu Junior College Division, Japão (1996), mestrado em Ciência da Computação pela Universidade de São Paulo (1999) e doutorado em Ciência da Computação pela Universidade de São Paulo (2006). Tem experiência na área de Ciência da Computação, atuando principalmente nos seguintes temas: Computação Móvel, Handover, Micro-mobilidade. Áreas de interesse: computação móvel, computação ubíqua, sistemas distribuídos.